PATENT ABSTRACTS OF JAPAN

(11)Publication number:

2000-323995

(43) Date of publication of application: 24.11.2000

(51)Int.CI.

H03M 13/00

G11B 20/10

G11B 20/12

G11B 20/18

(21)Application number: 11-132725

(71)Applicant: TOSHIBA CORP

(22)Date of filing:

13.05.1999

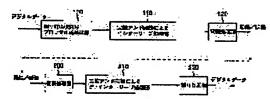
(72)Inventor: KOJIMA TADASHI

(54) METHOD AND DEVICE FOR DATA PROCESSING USING ERROR CORRECTION PRODUCT CODE BLOCK, AND RECORDING MEDIUM

(57)Abstract:

PROBLEM TO BE SOLVED: To obtain a data processing method which can greatly improve error correcting capability by holding the arrangement positions of the head lines including corresponding IDs between an ECC block and new information data or sectors of the same order and completing the interleaving of other lines or sectors in the same number of new information data blocks.

SOLUTION: An error correction product code block process part 100 perform generating of digital data in the form of an error correction product code block. The result is sent to a following stage of a complete-and-complete interleaving process part 110. The error correction product code block having been interleaved is inputted to a following modulating process part 120 and modulated, and the result is sent for recording to a recording medium or to a transmission line. When the order of data to the transmission, recording, etc., after the interleaving process is restructured, the head lines of respective information blocks are arranged as they are and other lines are interleaved only with the same information block numbers in respective ECC blocks.



LEGAL STATUS

[Date of request for examination]

[Date of final disposal for application]

04.02.2004

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the

withdrawal

examiner's decision of rejection or application

converted registration]

19.10.2005

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of

rejection]

[Date of requesting appeal against examiner's decision

of rejection]

[Date of extinction of right]

(11)特許出願公開番号

特開2000-323995

(P2000-323995A)

(43)公開日 平成12年11月24日(2000.11.24)

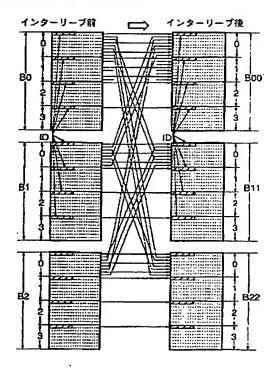
(51)IntCl.'		識別記号	FΙ					テーマコード(参考)		
нозм	13/00			H0:	3 M	13/00			5D044	
G11B	20/10	341		G1:	1 B	20/10		341Z	5 J 0 6 5	
	20/12					20/12				
	20/18	5 3 6				20/18		536B		
		5 7 0				•		570G		
			农航查審	未請求	永簡	項の数10	OL	(全 14 頁)	最終頁に続く	
(21)出廢番号		特顯平11-132725		(71)	出寶人					
(22)出顧日		平成11年5月13日(1999.5.1	13)			株式会 神奈川		市幸区堀川町	72番地	
				(72)	発明者	小岛	Œ		•	
				İ		神奈川	県川崎	市幸区协町70	番地 株式会社	
				1		東芝林	町工場	内		
				(74)	代理人	100058	479			
			•			弁理士	鈴江	武彦(外	·6名)	

(54) 【発明の名称】 誤り訂正積符号プロックを用いるデータ処理方法及び装置及び記録媒体

(57)【要約】

【課題】この発明はエラー訂正能力を格段と向上することを課題とする。

【解決手段】複数のゼクタ (0、1、2、3)で構成される完結型のエラー訂正積符号 (ECC) ブロックを複数個 (B0、B1、B2) 用意し、この複数のECCブロックと同じ形態、同じ数の新情報データブロック (B00、B11、B22)を得る場合、前記ECCブロックと新情報データブロックとで対応する IDを含む先頭行については、配置位置を保持し、他の行のインターリブを、前記同じ数の新情報データブロック (B00、B11、B22) 内で完結させるようにしたものである。



Fターム(参考) 5D044 DE02 DE03 DE49 DE68 DE81

5J065 AA01 AA03 AB01 ACO2 ACO3 AD03 AD11 AD13 AE06 AC06

【特許請求の範囲】

【請求項1】 バイト単位でデジタルデータの処理が行 われ、1 つの情報データブロックがM行×N列の (M× N) バイトで構成され、

前記情報データブロック内は、バイト単位でデータが配置されるもので、行毎には第0列から第(N-1)列のデータ伝送順で配置され、かつ第0行から第(M-1)行までデータ伝送順に一致させて配置され、かつ最初の行は情報データブロックのID(Identification data)や制御データが配置され、

更に、データ伝送順に連続する第0情報ブロックから第(K-1)情報ブロックによるK個の情報データブロックで構成される(K×M)行×N列の行列ブロックが配置され、

この行列ブロックの($K \times M$)バイトの各列には誤り訂 正用検査ワード($K \times Q$)バイトが付加され、N列の各 列が($K \times (M \times Q)$)バイトのリードソロモン符号語 $C \times Q$ として形成され(但しQは1以上の整数)、

更にNバイトの各行列毎に誤り訂正検査ワードPバイトが付加され、 $(K \times (M+Q))$ 行の各行が(N+P)バイトのリードソロモン符号語C1として形成され、全体のブロックとしては、K個の情報データブロック $(K \times M \times N)$ バイトを情報部とする $(K \times (M+Q))$

 $(K \times M \times N)$ バイトを情報部とする $(K \times (M+Q) \times (N+P))$ バイトのリードソロモン誤り訂正積符号 が構成され、

1情報データブロック(M×N)バイトとこれに付加される平均検査ワードバイト数との合計が、一定値(M+Q)×(N+P)バイトになるように構成された誤り訂正積符号ブロックが構成され、

 (K×(M+Q)×(N+P))の誤り訂正積符号プロ 30 が構成され、

 ックを情報データ伝送順に第0ECCブロックから第 (L-1)ECCブロックとして、L個の誤り訂正積符 れる平均検査

 号ブロックを配置し、 Q)×(N+

(N+P) バイトの各行を単位としてL個のECCブロック間でインターリーブ処理して、L個のECCブロックが再配置された、(L×K)×((M+Q)×(N+P))バイトの複合誤り訂正処理情報ブロックを構成するシステムとし、

この場合、インターリーブ処理にて再配置されて構成される、(M+Q)×(N+P)バイトの検査ワードを含 40 む新情報データブロックの先頭行は配置変更しない事を特徴とする伝送または記録媒体にデータ記録するためのデータ処理方法。

【請求項2】 M行×N列の情報データブロックをK個集合させ、行方向と列方向にリードソロモン符号C1とC2を形成し、夫々誤り訂正検査符号Pバイト・(K×Q)バイトを生成し、誤り訂正検査ワードを含む1情報データブロックを(M+Q)×(N+P)バイトになるよう構成し、

上記誤り訂正処理情報データブロック(K×(M+Q) 50 り検出・訂正積符号ブロックが構成され、各分割情報ブ

× (N+P))を更にし個集合させ、((L×K)・

(M+Q) (N+P))の集合誤り訂正情報データブロックを配置し、(N+P)バイトの行を単位に、インターリーブ処理で各情報ブロックを再配置する処理する場合、上記しは2または4である事を特徴とする伝送または記録媒体にデータ記録するためのデータ処理方法。

【請求項3】 バイト単位でデジタルデータの処理が行われ、1つの情報データブロックがM行×N列の(M・N)バイトで構成され、

10 前記情報データブロック内は、バイト単位でデータが配置されるもので、行毎には第0列から第(N-1)列のデータ伝送順で配置され、かつ第0行から第(M-1)行までデータ伝送順に一致させて配置され、かつ最初の行は情報データブロックのID(Identification data)や制御データが配置され、

更に、データ伝送類に連続する第0情報ブロックから第(K-1)情報ブロックによるK個の情報データブロックで構成される(K×M)行×N列の行列ブロックが配置され、

20 この行列ブロックの(K×M)パイトの各列には誤り訂 正用検査ワード(K×Q)パイトが付加され、N列の各 列が(K×(M×1))パイトのリードソロモン符号語 C2として形成され、

更にNバイトの各行列毎に誤り訂正検査ワードPバイトが付加され、(K×(M+Q))行の各行が(N+P)バイトのリードソロモン符号語C1として形成され、全体のブロックとしては、K個の情報データブロック(K×M×N)バイトを情報部とする(K×(M+Q)×(N+P))バイトのリードソロモン誤り訂正積符号

1情報データブロック(M×N)バイトとこれに付加される平均検査ワードバイト数との合計が、一定値(M+Q)×(N+P)バイトになるように構成された誤り訂正積符号ブロックが構成され、

(K×(M+Q)×(N+P))の誤り訂正積符号プロックを情報データ伝送順に第OECCブロックから第(L-1)ECCブロックによるし個の誤り訂正積符号ブロックを配置し、

(M+Q)×(N+P)バイトの1情報データブロックを単位にしてし組のECCブロック間でインターリーブ処理して、L組のECCブロックが再配置された、(L×K)×((M+Q)×(N+P))バイトの複合誤り訂正処理情報ブロックを構成する場合、各情報データフロックの先頭行に含まれるID信号には、ECCブロック順番と、ECCブロック内の情報データブロック順番とし組の組織番号を含ませることを特徴とする伝送または記録媒体にデータ記録するためのデータ処理方法

【請求項4】 情報データブロックRをK個集合させ、 行方向と列方向に誤り検出・訂正符号が付加された、議 り検出・訂正額符号ブロックが構成され、タム知時報で

ロックには I D及び制御信号が付加された情報データブ ロックを生成して、伝送または記録媒体に記録する為の データ処理方法に於いて、

一誤り検出・訂正積符号ブロックを構成する、情報ブロックRと次Rの間に、他(L-1)組の誤り検出・訂正積符号ブロックの情報ブロックRがL個挟まれ、各誤り検出・訂正積符号ブロックの各先頭情報ブロック間は、情報ブロックSのL個分の距離を設けるように、誤り検出・訂正積符号ブロックの情報ブロックを畳み込み処理してデータ順を生成することを特徴とする、伝送または 10記録媒体にデータ記録するためのデータ処理方法。

【請求項5】 バイト単位でデジタルデータの処理が 行われ、1つの情報データブロックがM行×N列の(M ×N)バイトで構成され、

前記情報データブロック内は、バイト単位でデータが配置されるもので、行毎には第0列から第(N-1)列のデータ伝送順で配置され、かつ第0行から第(M-1)行までデータ伝送順に一致させて配置され、かつ最初の行は情報データブロックのID(Identification data)や制御データが配置され、

更に、データ伝送順に連続する第0情報ブロックから第(K-1)情報ブロックによるK個の情報データブロックで構成される $(K\times M)$ 行 $\times N$ 列の行列ブロックが配置され、

この行列ブロックの($K \times M$)バイトの各列には誤り訂正用検査ワード($K \times Q$)バイトが付加され、N列の各列が($K \times (M \times Q)$)バイトのリードソロモン符号語C2として形成され(但しQは1以上の整数)、

更にNバイトの各行列毎に誤り訂正検査ワードPバイトが付加され、(K×(M+Q))行の各行が(N+P)バイトのリードソロモン符号語C1として形成され、全体のブロックとしては、K個の情報データブロック(K×M×N)バイトを情報部とする(K×(M+Q)×(N+P))バイトのリードソロモン誤り訂正積符号が構成され、

1情報データブロック (M×N) バイトとこれに付加される平均検査ワードバイト数との合計が、一定値 (M+Q) × (N+P) バイトになるように構成された誤り訂正積符号ブロックが構成され、

(K×(M+Q)×(N+P))の誤り訂正積符号プロ 40 ックを情報データ伝送順に第0ECCプロックから第 (L-1)ECCプロックとして、L個の誤り訂正積符号プロックを配置し、

(N+P) バイトの各行を単位としてし個のECCブロック間でインターリーブ処理して、L個のECCブロックが再配置された、(L×K)×((M+Q)×(N+P))バイトの複合誤り訂正処理情報ブロックを構成しており、

この場合、インターリーブ処理にて再配置されて構成される(M+Q)×(N+P)バイトの検査ワードを含む 50

新情報データブロックの先頭行は配置変更しない情治(*) データを記録していることを特徴とする記録媒体。

【請求項6】 M行×N列の情報データブロックを日常 集合させ、行方向と列方向にリードソロモン符号は10 C2を形成し、夫々誤り訂正検査符号Pバイト・(日 Q)バイトを生成し、誤り訂正検査ワードを含む1情報 データブロックを(M+Q)×(N+P)バイトになる よう構成し、

上記誤り訂正処理情報データブロック(K×(M+Q) ×(N+P))を更にし個集合させ、((L×K) (M+Q)(N+P))の集合誤り訂正情報データブロックを配置し、(N+P)バイトの行を単位に、インターリーブ処理で各情報ブロックを再配置する処理する場合、上記しは2または4である構造のデータを記録していることを特徴とする記録媒体。

【請求項7】 バイト単位でデジタルデータの処理が行われ、1つの情報データブロックがM行×N列の(M-N)バイトで構成され、

前記情報データブロック内は、バイト単位でデータが記 の 置されるもので、行毎には第0列から第(N-1)例の データ伝送順で配置され、かつ第0行から第(M-1) 行までデータ伝送順に一致させて配置され、かつ最初の 行は情報データブロックのID(Identifica tion data)や制御データが配置され、

更に、データ伝送順に連続する第0情報ブロックから第(K-1)情報ブロックによるK個の情報データブロックで構成される(K×M)行×N列の行列ブロックが配置され、

この行列プロックの($K\times M$)バイトの各列には誤り訂 正用検査ワード($K\times Q$)バイトが付加され、N列の各 列が($K\times (M\times 1)$)パイトのリードソロモン符号語 C2として形成され、

更にNバイトの各行列毎に誤り訂正検査ワードPバイトが付加され、(K×(M+Q))行の各行が(N+P)バイトのリードソロモン符号語C1として形成され、全体のブロックとしては、K個の情報データブロック(K×M×N)バイトを情報部とする(K×(M+Q)×(N+P))バイトのリードソロモン誤り訂正積符号

が構成され、
1情報データブロック(M×N)バイトとこれに付加される平均検査ワードバイト数との合計が、一定値(M・

Q) \times (N+P) バイトになるように構成された誤り訂 正積符号ブロックが構成され、 (K \times (M+Q) \times (N+P)) の誤り訂正積符号ブロ

ックを情報データ伝送順に第OECCブロックから第 (L-1) ECCブロックによるし個の誤り訂正積符号 ブロックを配置し、

(M+Q)×(N+P)バイトの1情報データブロック を単位にしてL組のECCブロック間でインターリーン 処理して、L組のECCブロックが再配置された。(i.

×K)×((M+Q)×(N+P))バイトの複合誤り 訂正処理情報プロックを構成する場合、各情報データブ ロックの先頭行に含まれるID信号には、ECCブロッ ク順番と、ECCプロック内の情報データブロック順番 とし組の組織番号を含ませた構造のデータが記録されて いることを特徴とする記録媒体。

【請求項8】 情報データブロックRをK個集合させ、 行方向と列方向に誤り検出・訂正符号が付加された、誤 り検出・訂正積符号ブロックが構成され、各分割情報ブ ロックには I D及び制御信号が付加された情報データブ 10 ロックを生成されており、

一誤り検出・訂正積符号ブロックを構成する、情報プロ ックRと次Rの間に、他(L-1)組の誤り検出・訂正 積符号ブロックの情報ブロックRがL個挟まれ、各誤り 検出・訂正積符号ブロックの各先頭情報ブロック間は、 情報ブロックSのL個分の距離を設けるように、誤り検 出・訂正積符号ブロックの情報ブロックを畳み込み処理 してデータ順を生成した構造のデータが記録されている ことを特徴とする記録媒体。

【請求項9】 誤り訂正情報データブロックを複数組用 いて、インターリーブ処理にて再配置し伝送又は記録の 為の情報データブロックが形成された信号を取り込み、 誤りデータの検出訂正処理を行う装置であり、

前記情報データブロックの同期信号を検出する同期信号 検出手段と、

前記情報データブロックからID信号を検出するID検 出手段と、

前記ID信号の検出結果に基づいて (N+P) バイトの リードソロモン符号語C1系列毎に分割する制御手段

前記ID信号が挿入されたC1系列を基点にC1系列の 順番を示すカウンタ手段と、

前記カウンタ手段の出力によって、データを記憶させる メモリー領域のアドレス制御を行いリードソロモン符号 語C2系列が正しく再配置された誤り訂正情報データブ ロックを形成し、誤り訂正処理を行う手段とを具備した ことを特徴とするデータ再生処理装置。

【請求項10】上記請求項1乃至6のいずれかのデータ 処理方法でインターリブ処理されたデータを、基に戻す ために上記IDに含まれている情報を参照して、デイン ターリーブするためのデータ配置情報を認識する手段を 備えたことを特徴とするデータ再生装置。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、デジタルデータの 記録・伝送に用いて好適な誤り訂正積符号ブロックの構 成方法に関わり、特に記録密度が大幅に異なる複数種の 記録媒体に情報データを記録する場合において、誤り訂 正処理を、同じシステムでもブロックインターリーブ処 理導入で、ディフェクト対応能力が物理長で略同程度に 50 る問題は、ランダム誤り訂正能力とバースト誤り訂正能

する事が可能なデータ処理方法及び装置及びそのよう意 データを記録した記録媒体に関する。

[0002]

【従来の技術】1バイトが8ビットのバイト単位でデン タルデータを記録したり伝送したりするシステムに続い ては、リードソロモン誤り訂正積符号ブロックを構成し てデータを処理している。即ち、(M×N)バイトステ ータをM行×N列の行列に配置し、列毎のMバイトの結 報部にPOバイトの誤り訂正検査ワードを付加し、行法 にNバイトの情報部にPIバイトの誤り訂正検査ワード を付加して、(M+PO)行×(N+PI)列のリーニ ソロモン積符号ブロックを構成している。そしてこので ードソロモン誤り訂正積符号プロックを記録・伝送する 事により、再生側や受信側では、ランダム誤り及びハー スト誤りを効率よく訂正できる。

【0003】このようなリードソロモン誤り訂正積符号 ブロックは、冗長率と言われる符号語全体の大きさ、即 ち (M+PO)× (N+PI) に対する誤り訂正検定で ードの冗長部分(PI×M+PO×N+PO×PI)の 比率が小さい程効率が高い事になる。一方、PI、「ロ が大きい程ランダム誤りに対してもバースト誤りに対し ても訂正能力は高くなる。

. 『【0004】ここで同一の冗長率のリードソロモン誤り 訂正積符号ブロックを比較した場合、M、Nが小さく行 ってPI、POも小さいリードソロモン誤り訂正積符号 ブロックの場合には、誤訂正される確立が相対的に増え る為に訂正能力が低下する事が知られている。

【OOO5】逆にM、Nを大きくすれば同一の冗長率で もPI、POを大きく出来るため高い訂正能力が得られ」 30 る事は知られているものの、以下に述べる制約条件を充 たすもので無ければ実現できない。

【0006】第1に、リードソロモン符号語を構成でき る為の符号語長として、M+PO及びN+PIは255 バイト以下で無ければならないという制約条件がある。 (語長が8ビットの場合)。第2にハードウエア規模が らくるコスト上の制約がある。

【0007】さて、これらの諸条件を元に近年情報記録 メディアとして、DVD-ROMやDVD-RAM、D VD-R等の光ディスク規格が発表された。これら規格 の内DVD-ROMとDVD-RAMはISO化がDi S16448 (80mmDVD-ROM), DIS16 449 (120mmDVD-ROM), DIS1682 5 (DVD-RAM) として確定した。

【0008】このDVD規格では、誤り訂正符号化型理 方式に対して上述した考えを採用し、従来の光ディスク 系で用いられている方式に比べ、少ない冗長率の誤り命。 査ワードで誤り訂正能力は格段の向上を充たした.

【0009】DVDの誤り訂正方式考案に対しては、基 本的には前記に記述した通りであるが、そのベースとなっ

カの目標値をどの程度とするかにある。これらの決定に は記録媒体の記録方式や取り扱いからくるディフェクト 発生等を考慮して決定しなくてはならない記録/再生方 式に関しては、光ディスク系では記録波長や光学系特性 から来る記録/再生用ビームスボットサイズから決めら れる、記録密度が誤り訂正方式決定に大きな要因を持 つ、特にバースト誤りの訂正能力決定では、取り扱いな どから発生する傷等のディフェクト長は経験から求めら れるが、誤り訂正能力は物理的なディフェクト長に線記 録密度を乗じたものが情報データのバーストエラー長と なり、記録密度向上により合わせて訂正能力を上げる必 要がでてくる。記録密度に関して、再生系を例に記述す ると下記のようになる。

【0010】光源波長を入、対物レンズの開口をNAと すれば、

 $(NA/\lambda)^2$

に比例する。DVDに採用された波長は650nm、開口数NAは0.6である。

【0011】誤り訂正方式は、リードソロモン積符号で、(M×N)=(192×172)バイトの情報データブロックに対して、夫々PI=10バイト、PO=16バイトによる、

行側内符号 RS (182, 172, 11)

列側外符号 RS (208, 192, 17)

が採用されている。ここでPI系列にて誤り訂正を行い、訂正不能行にマークフラグをつけPO系列でエラーマークをエラーポジションとして扱い、エラーパターンのみを演算抽出する「イレージャー訂正」方式を用いれば、最大16行のバーストエラーが訂正できる。

【0012】DVDでは、記録密度はデータビット長= 30 0.267 μmであるから、

0.000267×8×182×16=6.2mm 約6mmのパーストエラー訂正能力があると言える。

【0013】しかしながら、次世代DVDとして更なる高密度化による大容量光ディスクの検討が始まった。DVD以上に大容量化の為には記録密度を上げなくてはならない。最近これら要求に答えるべく、波長400 nmのブルーレーザダイオードが発表された。このレーザを用いれば、DVDと同様の光学系でも、線密度で2倍程度の向上が見込める。トラック密度も含めれば、3倍程をの高密度化が可能になり、ディスク1枚にハイビジョン(Hi-vision)等の高精細映像が2時間程度記録できる。

【0014】この高密度化(線密度2.6倍を例として)に於いては、従来の誤り訂正方式を導入すると、バーストエラーに対しては、2.3mm程度の訂正能力しか持てない。

【0015】更に、前記で記述したように誤り訂正符号 以下の順位の新情報データプロ 長は、ワード=8ビット系の処理システムを用いる限 させて、かつセクタ単位で配置 り、255バイトが最大であり、DVD規格が208バ 50 ブするようにしたものである。

イトである事から、バーストエラー対応能力は限界に、 く、僅かにしか向上は見込めない。

【0016】訂正符号長を大きくするには、語長を大きくすれば良い。語長は他のシステムの関係から8の信息が利用しやすく、結果として「ワード=16ビット」が考えられるが、訂正処理回路規模は著しく大きくなり問題が多い。

【0017】また、次世代システムも現行のDVDシ / テムに近い構造が上位互換の為に好ましい。

0 [0018]

【発明が解決しようとする課題】一般にバッケージメディア等の誤り訂正処理方式は、リードソロモン積符号方式の導入が多い。製造や流通で生じる欠陥等のディフェクトエラーデータを誤り検出・訂正する場合、高い性能と高率が期待出来るからである。

【0019】処理データの単位は、1ワード=1バイト(8ピット)が都合が良い。システムの応用展開を考えると、処理回路は適切な規模に抑える必要がある。またこの問題は、誤り訂正処理だけで無く、記録媒体への記録やある伝送路へのデータ伝送では、前後処理回路が存在し、それらとの結合の容易性も必要である。この様々中で記録媒体の大幅な記録密度向上に対する、誤り計上方式は周辺状況から、現在DVDで用いられている。下記リードソロモン積符号の利用が最適である。

[0020]

行側内符号 RS(182,172,11) 列側外符号 RS(208,192,17)

ここで、問題となるバーストエラー訂正能力向上の解決しが必要になる。

【0021】そこでこの発明は、エラー訂正能力を招談 と向上することができるデータ処理方法及び装置及び記 録媒体を提供することを目的とする。

[0022]

【課題を解決するための手段】この発明は、複数のセッタで構成される完結型のエラー訂正積符号(ECC)ブロックを複数個用意し、この複数のECCブロックと同じ形態、同じ数の新情報データブロックを得る場合、可記ECCブロックと新情報データブロックとで対応するIDを含む先頭行、または同順位のセクタについては、配置位置を保持し、他の行またはセクタのインターリブを、前記同じ数の新情報データブロック内で完結させるようにしたものである。

【0023】また、この発明は、複数のセクタで構成される完結型のエラー訂正積符号(ECC)ブロックを複数個用意し、この複数のECCブロックと同じ形態。同じ数の新情報データブロックを得る場合、前記完結型のECCブロックのブロック順位を、自己と同順位とそれ以下の順位の新情報データブロックのセクタ順位に対応させて、かつセクタ単位で配置位置を変更しインターリーブするようにしたものである。

【0024】又、インターリーブした情報データブロックを基に戻すためのデ・インターリーブのためにの情報としては、各ECCブロックの先頭行に挿入されているID信号を活用するもので、ここに復元のための情報を挿入するようにしている。

【0025】本発明は上記の考えに基づく、データ伝送 方法、記録方法、記録装置、再生装置、さらには記録媒 体及びそのデータ構造である。

[0026]

【発明の実施の形態】以下、この発明の実施の形態を図 10 面を参照して説明する。

【〇〇27】まずこの発明の具体的構成を説明する前 に、この発明の基本的な考え方について説明する。バー ストエラー訂正能力を高める為には、各訂正系列の誤り 検出・訂正能力内にエラーを分散させれば良い。しかし ながらDVD規格で採用されているような、一定の情報 データブロック内で完結された誤り検出・訂正システム では、バーストエラーによるエラーデータの固まり状態 が、最もエラーデータを訂正できる形である。パースト エラー訂正能力を高める為の基本的考えである、エラー 20 データの分散は対応できず、分散すれば能力は低下する 事になる。結果として現状では、各訂正系列の訂正能力 内に、バーストエラーデータを分散する事は出来ない。 【0028】そこで、訂正能力内にエラーデータを分散 する為には、他の訂正処理データブロックと合わせて、 大きな情報データブロックを構成しエラーデータの分散 を図るようにすれば、各訂正系列の訂正能力内にエラー データを分散する事が可能である。 即ち「誤り検出訂正 情報データブロックA」は、最大バーストエラー訂正能 力 b の誤り訂正方式が採用されている場合、 b 以上のパー30 ーストエラーが発生すると訂正処理が出来ない。 しかし 記録時に2組以上の誤り検出訂正情報データブロックを インターリーブ処理しておけば、誤り訂正処理を行う時 集められた情報データブロックAには、バーストエラー bがブロックの組数で分散される為、訂正能力以下のエ ラーデータとなり、訂正処理が可能である。

【0029】この様に、バーストエラー訂正能力を向上させるには、複数の誤り検出・訂正情報データブロックで、インターリーブ処理する方式が使われていた。

【0030】しかしながら、複数の情報データブロックをインターリーブ処理すると、小さな単位の情報データブロックにアドレスを示すID(Identification Data)等が付加されている場合、それらの関係が乱され、制御が困難となる。

【0031】例えば、DVD規格では、情報データ2048バイトにIDやその他制御信号・訂正用パリティーデータを加えた、2366バイトを1セクターとして、16セクターで1ECCブロック(誤り検出・訂正情報データブロック)を構成している。

【0032】複数のECCブロックを用いてインターリン50

ーブ処理して記録すれば、誤り検出訂正処理にて、各員 CC単位に再結合される為、パーストエラーデータは会 散される。但し、ID番号の連続性等もインターリーで で分散され、制御を複雑となる事から、これら問題でも 慮した方式が必要となってきた。

10

【0033】本発明はこの点を鑑み、IDの連続性・・・れに準じる構成)を保ちつつ、記録媒体からの再生やは、 送路での伝送におけるバーストエラーデータをIDECA の情報データのみ分散する事で、従来の制御処理がは まま可能で、大幅なバーストエラーデータの訂正能には 上を実現する事を可能にしたものである。

【0034】まず第1の発明でのデータ処理方法は、報データS単位でIDが含まれ、それをK個集のこれでプロックBをL新りにさせ、インターリーブ処理にて、新たな情報データンで、クSを構成する時、IDが含まれている、Plilinの別は移動させず、他のPI系列をインターリーブ処理である事で、従来のサーチ制御等はそのまま利用でき、バストエラー訂正能力は大幅に向上させる事を可能にいる。

【0035】また第2の発明でのデータ処理方法に 記情報データブロックS内はインターリーブ処理を ず、情報データブロックSを単位にインターリーブ型。 する方法である。

【0036】この方式は、ECCブロックのバーストン 正能力より、情報データブロックSがマージンを含む、小さい場合に有効である。バーストエラーが発生した時、バーストエラー長がSから(L-1)×Sでも、エラー長がS以下になる為、訂正処理可能となる。

【0037】また、この方法は書込み可能媒体から読み出し、再度一部の情報ブロックを変更して再書込みを行う処理に於いては、1 E C C ブロックを再書込み処理すれば可能で、第1の発明の場合よりリード・ライトメディアでの利用に有効である。第1の発明のデータ処理で同様の対応を行う場合は、L 組の E C C ブロック全てを再書込み処理する必要がある。

【0038】第3の発明は、第2の発明の変形で、情報 ブロックS単位でインターリーブを行う時、L個完結 インターリーブ処理が行われている第2の発明に対し

て、情報ブロックS単位で、畳み込み処理によるインで ーリーブ処理である為、同様の効果を生み出すと同時 に、目標データの読み出しなどで、スタートポイントが 分散されている為、シーク処理等が容易になる利点があ る。更にこの方法は、訂正処理での情報バッファーメモ リーが、少なくて済む利点も併せ持つ。

【0039】上記のように、第1、第2、第3の発明によれば、従来DVD規格等で採用されている冗長率が少ない高効率の誤り検出・訂正積符号をそのまま利用でき、バーストエラー訂正能力を情報データ長により大幅に向上させる事が可能である。そして、次世代光ディス

8.

12 【0046】上述したECCブロックについて説明^か

ク用に開発が進められているブルーレーザ対応の高密度 記録媒体の記録再生用に適用しても、従来以上のバース トエラー訂正能力を実現できる。また場合によっては、 現在DVD規格で採用されているエラー訂正符号化構造 をそのままにして、記録媒体への読み出し/書込みにお けるデータの順序を制御するだけでこの発明を実現する ことが可能となり、制御回路の負担を最小限に抑える事 が可能であり、また新システムにより現行DVDの互換 性処理も容易となる利点を持つ。

【0040】次に、この発明の実施の形態を具体的に図 10 面を参照して説明する。

【0041】この発明は、記録媒体(メモリ、ディスク、テープ等)に記録されたり、また再生されたりするデータ構造、或いは通信(送受信)に利用されるデータ構造を提供するもので、誤り訂正能力を格段に向上したものである。

【0042】図1はこの発明の基本的な概念を示すものである。この発明では、デジタルデータ(映像や音声、副映像、制御データなどを含む)を、誤り訂正積符号ブロック処理部100において、誤り訂正積符号ブロックの形に生成する。この誤り訂正積符号ブロックは、いわゆるECCブロックと称され、1つのブロックでエラー訂正処理を完結するように構成されている。この誤り訂正積符号ブロックについては、後で詳しく説明する。

【0043】このようなブロックが、誤り訂正積符号ブロック処理部100において連続して生成され、次段の完結アンド完結によるインターリーブ処理部110に送られる。ここで完結アンド完結によるインターリーブ処理部110と称したのは、1つの誤り訂正積符号ブロック毎に誤り訂正処理が完結しており、かつインターリーブ処理が複数の誤り訂正積符号ブロック毎に完結するからである。またこの完結アンド完結インターリブ処理部110は、上記の誤り訂正積符号ブロックのフォーマットを維持した状態のインターリーブド誤り訂正積符号ブロックを生成している。このインターリーブ処理については、後で詳しく説明することにする。

【0044】このようにインターリーブが施された誤り 訂正積符号ブロックは、次の変調処理部120に入力されて変調され、記録媒体への記録、或いは伝送路へと送出される。記録媒体へ記録されるときは、記録に適したデータに変調され、伝送路へ送出される場合には通信に適したデータに変調される。

【0045】200は、上記のように記録媒体に記録されているデータあるいは伝送されたデータが取り込まれる復調部である。ここで復調されたデータは、先の変調処理部120の入力側の信号と同様な形態で得られる。復調信号は、完結アンド完結によるデ・インターリーブ処理部210に入力され、デ・インターリーブされる。そして、ここでデ・インターリブされた信号が誤り訂正部220において誤り訂正を行われる。

【0047】情報データブロックに対する誤り訂正ニード生成して、当該情報データブロックに付加した誤し出訂正情報データブロックの構造は、ランダムエラーにバーストエラー訂正能力を高める為、リードソロモン制り訂正が多く利用される。また、デジタルデータ処理は、1バイトを8ビットとして、このバイトを単位とした処理が一般的であり他の展開を考えると高率が良い、2048】下記に、さらに図面とDVD規格とを照り

【0048】下記に、さらに図面とDVD規格とを照ら し合わせて詳細に説明していく。

【0049】図2(A)は、N列×M行の情報データブロックである。コンピュータ関係では、128の2の意数である情報ブロックが、処理情報データブロックとして利用される。

【0050】DVD規格では、2048バイトを情報プロックの単位で用いている。この為2048バイトのメインデータにIDや制御コード等を含め、2064バイトとし、172列×12行の情報データブロックを構成している。M×Nのブロックに誤り訂正コードを付加したのでは、期待する訂正能力を得る為には訂正コードの冗長率が高くなりすぎる為、K個の情報データブロックを集めて、(K×(M×N))バイトの情報データブロックを構成する。

【0051】図2(B)に(K×(M×N))バイトの情報データブロックを関係を示す。DVD規格ではK・16が採用されている。図2(B)の情報データブロックにおける、列方向(K×M)バイトのデータでN列の大々に誤り訂正コード(K×Q)バイトを生成し、行場する。次に行方向Nバイトのデータで(K×M) ÷(K+Q)行の大々に誤り訂正コードPバイトを生成し、行加する。この関係を図2(C)に示す。DVD規格では、Q=1バイトでP=10バイトである。

【0052】次に、前記情報データブロック(M×N) バイトに誤り訂正符号を付加して、各情報データブロックが同じ形態となるように、(K+Q)バイトの訂正コードを分散配置させる。

【0053】この処理は、本発明の処理に直接関係する ものではないが、DVD規格に合わせて説明する為に、 40 記載してある。

【**《**0054】分散配置された新ブロック構造を図3 (A)に示す。DVD規格では、(K×(M+1) (N+P))、即ち「16×(208×182)」バイトの誤り訂正積符号ブロックが構成される。図3(B) は誤り訂正コードが付加された情報ブロック(M+Q) ×(N+P)の構造を示してある。先頭行には情報ブロックのアドレス情報にもなるIDや制御信号(CNT) が配置され、最終行は列方向の誤り訂正コードQが配置されている。DVD規格では、Q=1でありこの構造は されている。DVD規格では、Q=1でありこの構造は その数を増す事が出来 【0055】図4は、この発明の第1の実施の形態を説明するために示した図である。この例では、図3(B)の情報ブロック(セクター)は8行で構成され、誤り検出訂正積符号ブロック(ECCブロック)は、情報データブロック4個(K=4)である。

【0056】またインターリーブ処理は3ECCブロックで完装処理される構成の一例を示している。ここでは、第1の発明の内容が含まれている。

【0057】先ず、誤り訂正積符号生成完成後の各EC 10 Cブロックを用いて、インターリーブ処理して伝送・記録等へのデータ順を再構築する場合、各情報ブロック (セクター)の先頭行はそのまま配置し、それ以外の行を、各ECCブロック内の情報ブロック (セクター)番号が同じもののみでインターリーブ処理を行う。この処理でインターリーブ後の各情報ブロックの各行番号は変更されておらず、情報ブロックのみ異なる事から、再生処理におけるデインターリーブ処理が容易になる。尚この処理におけるデインターリーブ処理が容易になる。尚この処理におけるバーストエラーデータは、デインターリーブで3分配される為、バーストエラー訂正能力(デー 20 タ長で)は3倍となる。

【0058】上記のように第1の発明でのデータ処理方法は、情報データS単位(セクタ単位)でIDが含まれ、それをK個(4個)集めてECCブロックBが構成され、ECCブロックBをL個(B0、B1、B2の3個)集合させ、インターリーブ処理にて、新たな情報データブロックS(B00、B11、B22の3個)を構成する時、IDが含まれている、PI訂正系列は移動させず、他のPI系列をインターリーブ処理する事で、従来のサーチ制御等はそのまま利用でき、バーストエラー30訂正能力は大幅に向上させる事を可能にしている。

【0059】また別の言い方をすると、複数のセクタ (0、1、2、3)で構成される完結型のエラー訂正積 符号 (ECC)ブロックを複数個(B0,B1,B2の4個)用意し、この複数のECCブロックと同じ形態、同じ数の新情報データブロック(B00,B11,B22)を得る場合、前記ECCブロックと新情報データブロックとで対応するIDを含む先頭行については、配置位置を保持し、他の行またはセクタのインターリブを、前記同じ数の新情報データブロック内で完結させるよう 40にしたものである。

【0060】図5は、第2の発明の一実施の形態である。この例では、情報ブロック(セクター)の各行単位ではインターリーブ処理を行わず、情報ブロック(セクタ)単位でインターリーブ処理を行う一実施例であるる。4つのECCブロックでインターリーブ処理が完結する構造を示している。インターリーブ処理後の各情報ブロックのID情報は、ECCブロック番号は一方向累進性が損なわれるが、ECCブロック内の情報ブロック番号は累進性がある為、ECCブロック番号をインター50

リーブ処理ECCブロック数で除算(小数点以下無限) する事で、インターリーブ情報ブロック単位の界進性器 号が生成され、インターリーブ処理内では、ECCブロ

14

ック番号と情報ブロック番号で累進性を検出できる。 【0061】上記のように第2の発明では、複数のセクタで構成される完結型のエラー訂正積符号(ECC)ブロックを複数個(BO〜B3の4個)を用意し、この管数のECCブロックと同じ形態、同じ数の新情報データブロック(B00〜B33の4個)を得る場合、前記三位のセクタ(0,1,2,3)については、配置位置を保持し(B0のセクタ0はB0-0へ、B1のセクタ1はB1-1へ、B2のセクタ2はB2-2へ、B3のセクタ3はB3-3へ配置)、他のセクタのインターリブを、前記同じ数の新情報データブロック(B00〜B33の4個)内で完結させるようにしたものである。

ており、図5の実施の形態の変形である。各ECCブロックが生成されたら、情報ブロック単位で置み込み処理を行い、情報ブロック単位での連続したインターリーブ処理を行う。インターリーブを置み込みで連続処理するが、各ECCブロックは内部で閉じた完結情報ブロックになっている為、リライタブルメディアでの利用に支障は無い。データ(ここではブロックデータ)が置み込みで再配置されている為、インターリーブ及びデインターリーブ処理に用いられるバッファーメモリー容量を削減できる。先の実施の形態で示した方法では、インターリーブ処理を複数ブロックで完結処理している為、連続的な処理に於いては、通常2ブロック処理の容量が必要になる。しかし図6の様な方式では「1ブロックキα」で処理が可能になる。

【0063】なお、図5や6の様なインターリーブ処理は情報プロック単位で処理している為、リライタブルディスク等の記録媒体において、一部の情報を修正して再書込みを行う場合、従来通り1 E C C ブロックのみを取り扱えば良い。但し、E C C の能力がマージンも含めて1情報ブロックが全てエラーデータになっても訂正可能である事が必要。

【0064】図7(A)は上記した情報ブロック(セクタとしてのデータブロック)のDVD規格での構成を示す。最初の1行には、このIDと、制御データが記述されている。残りはメインデータであり、最後には4バイトの誤り検査符号(EDC)が付加されている。IDは、4バイトでありこのセクタを識別させるための識別データである。制御データとしては、ID誤り検出符号(IED)や著作権権利情報(CPR_MAI)がある。またEDCは、データセクタ内の2060バイトに付けられたチェック符号である。

【0065】図7(B)は、本発明に関わるもので、情報プロックの先頭に配置されるID情報に於いて、本発

明の求めるインターリーブ処理をしたものか、していな いものかを示すフラグ(I-F)の設置例である。ID としては、セクタ情報とセクタ番号が記述されている が、そのセクタ情報の中に予備のビットがあるために、 ここを利用している。

【0066】即ち、セクタ情報としては、第1のビット (セクターフォーマットタイプ) が、再生専用ディスク 及び追記用ディスク用に規定されたCLVフォーマット タイプであるか、書換用ディスク用に規定されたゾーン フォーマットタイプであるかを示している。また第2ビ 10 ット (トラッキング方法) がピットトラッキングである か、書換用ディスク用に規定されたグループトラッキン グであるかを規定している。第3ビットは反射率であ り、40%を超えるかそれ以下であるかを規定し、第 5、第6ビットが領域タイプ (データ領域、リードイン 領域、リードアウト領域、再生専用ディスクのミドル領 域)を示し、第7ビットが出たタイプ(再生専用デー タ、または追記用データ(リンクデータ))と書換用デ **ータの予備として利用される)を規定し、最後が層番号** を示している。ここで第4ビットがインターリーブされ 20 ているのか否かを示す情報として利用される。

【0067】光ディスク等に於いて、記録密度が向上し ても、メディア保護をカートリッジ等で徹底すれば、大 きなバーストエラーは発生し難い。しかしオープンディ スクでは外的要因で傷等がつきやすく、メディアによっ て処理方式を選択する必要がある。

【0068】図7 (C)は、別の実施の形態である。セ クターナンバー (Sector number) は、物理的な累進番 号が使われていたが、ここを分割して、ブロック番号 (Block number) とECCセクター番号 (ECC Sector 30

No)とインターリーブブロック番号(Interleave Block No)等に分割して対応する例である。あるい は、セクターナンバー (Sector number) を、ECCブ ロック番号(ECC Blocknumber)とECCセクター番号 (ECC Sector No)とに分けて使用する例である. 【0069】以上のように本発明を用いれば、バイトデ ータを基本にしたエラー訂正方式に於いても従来同等の 訂正フラグ冗長率でありながら、大幅なパーストエラー 訂正能力を向上でき、現在開発がスタートした、ブルー レーザを用いた高密度光ディスクでのエラー訂正処理を 可能にする事が出来る。

【0070】図8には、再生装置あるいは受信装置或い は誤り訂正装置に採用されるデータ処理装置の構成例を 示している.

【0071】図4あるいは図5あるいは図6に示したよ うな処理方法でインターリーブされた後、変調され、か つ同期信号を付加されたデータが、記録媒体から再生、 あるいは伝送路を介して入力バッファ部300に取り込 まれる。入力バッファ部300から取り込まれたデータ

期信号が除去されたのち復調部302で復調され、バッ ファメモリ303に入力される。

【0072】デインターリーブ制御回路304は、同期 検出部301で検出された同期信号に同期して、バッジ ァメモリ303、メモリ305を制御してデインターリ ーブ処理を行う。そして基に戻された誤り訂正積符号で ロックは、エラー訂正回路(ECC)306においてエ ラー訂正処理を施される。

【0073】制御回路304では、バッファメモリう() 4に取り込まれたデータから、図7で説明したインター リープフラッグI-Fを認識し、インターリーブされて いるデータであるかどうかを判定する。インターリーブ されているデータである場合には、図7 (C)に示す情 報からブロック番号や、ECCセクタ番号、インターリ ーブブロック番号を認識し、いずれの行あるいはずれの ブロックに戻すのかを、行単位或いはECCブロック単 位で判断するデインターリーブ処理を行い、インターリ ープ前のデータ配列(図4、図5、図6参照)に戻すた 理を行う。図7に示すIDの記述内容としては各種の方 法が考えられ、要は、デインターリーブを行うときに、 いずれの行、あるいはいずれのブロックのいずれのセク タに読み取ったECCの行、或いはECCブロックを原 せばよいのかを判断できるようにしておけばよい。した がって、ブロック順番、L組の組織番号等を記述してよ

【0074】次に上述した発明の各種要点をさらに示す ことにする。各項目の更なる限定要素を別の項目で記述 する場合は上位の項目を従属する形式で示している。

【0075】(1)この発明におけるデータ伝送または 記録媒体に記録するためのデータ処理方法及び処理装置 では、バイト単位でデジタルデータの処理が行われ、1 つの情報データブロックがM行×N列の(M×N)バイ トで構成され、前記情報データブロック内は、バイト単 位でデータが配置されるもので、行毎には第0列から第 (N-1)列のデータ伝送順で配置され、かつ第0行か ら第 (M-1) 行までデータ伝送順に一致させて配置さ れ、かつ最初の行は情報データブロックのID(Idc ntification data)や制御データが配 置され、更に、データ伝送順に連続する第0情報プロッ クから第(K-1)情報プロックによるK個の情報デー タブロックで構成される(K×M)行×N列の行列ブロ ックが配置され、この行列ブロックの(K×M)バイト の各列には誤り訂正用検査ワード(K×Q)バイトが付 加され、N列の各列が(K×(M×Q))バイトのリー ドソロモン符号語C2として形成され(但しQは1以上 の整数)、更にNバイトの各行列毎に誤り訂正検査ワー ドPバイトが付加され、(K×(M+Q))行の各行が (N+P) バイトのリードソロモン符号語C1として形 成され、全体のブロックとしては、K個の情報データブ は、その同期信号が同期検出部301にて検出され、同 50 ロック(K imes M imes N)パイトを情報部とする(K imes(M

積符号が構成され、1情報データブロック(M×N)バ イトとこれに付加される平均検査ワードバイト数との合 計が、一定値 (M+Q)×(N+P) バイトになるよう に構成された誤り訂正積符号ブロックが構成される。 の誤り訂正積符号ブロックを情報データ伝送順に第0日 CCブロックから第(L-1) ECCブロックとして、 L個の誤り訂正積符号ブロックを配置し、(N+P)バ イトの各行を単位としてL個のECCブロック間でイン 10 ターリーブ処理して、L個のECCブロックが再配置さ れた、(L×K) × ((M+Q) × (N+P))バイト の複合誤り訂正処理情報ブロックを構成するシステムと し、この場合、インターリーブ処理にて再配置されて構 成される、(M+Q)×(N+P)バイトの検査ワード を含む新情報データブロックの先頭行は配置変更しない ようにしている。

【0077】(2)項目(1)で再配置された検査ワー ドを含む (M+Q) × (N+P) バイトの1情報データ ブロックで、ID等の情報データが含まれる先頭行は、 インターリーブ処理による配置変更は行わないようにし ている。

【0078】(3)また項目(1)及び(2)でのイン ターリーブ処理は、L組の(K×(M+Q)×(N+ P))バイトで構成される各誤り訂正処理情報プロック で、各組の各n番目のみの (M+Q)× (N+P) バイ トで構成される誤り検査ワードを含む情報データブロッ クのL個でインターリーブ処理を行い、情報データブロ ックの各行を再配置している。

【0079】(4)また、発明のデータ処理方法及び装 30 置は、M行×N列の情報データブロックをK個集合さ せ、行方向と列方向にリードソロモン符号C1とC2を 形成し、夫々誤り訂正検査符号Pバイト・(K×Q)バ イトを生成し、誤り訂正検査ワードを含む1情報データ ブロックを (M+Q)×(N+P) バイトになるよう構 成し、上記誤り訂正処理情報データブロック(K×(M +Q)×(N+P))を更にL個集合させ、((L× K)×(M+Q)(N+P))の集合誤り訂正情報デー タブロックを配置し、(N+P)バイトの行を単位に、 インターリーブ処理で各情報ブロックを再配置する処理 40 する場合、上記しは2または4としている。

【0080】(5)また項目(2)における処理では、 再配置前の誤り検査ワードを含む $(M \times Q) \times (N +$ P) バイトの情報データブロックの第0プロックから第 (L-1) ブロックによるLブロックでのインターリー ブ処理で、各行を (I 行目・ J ブロック目) で表現した 時、但しI=(O~M)・J=(O~(L-1))、再 配置で j = 0~(L-1)で示す新たに形成される j ブ ロックの (M+Q) × (N+P) バイトの新情報データ ブロックは、(1行目・1+jブロック)の各行で構成 50 る場合、各情報データブロックの先頭行に含まれる11.

している。但し、エナ」は(〇~(レーエ))の整数 で、範囲以外の整数の場合は、Lの整数倍を減じて出た れる(0~(L-1))の値とする。

【0081】(6)さらに項目(5)では、(M:4) ×(N+P)バイトで構成される検査ワードを含む情報 データブロックK個で形成される誤り訂正情報データブ ロックし組によって、インターリーブ処理で新たなし舞 の情報データブロックを構成する時、(M+Q)・()、 +P) バイトの情報データブロック番号が同じものを。 L組の各誤り訂正情報データプロックから集め、イング ーリーブ処理にて再配置する。

【0082】(7)また項目(1)においてはリードツ ロモン符号語C2の誤り訂正検査ワード(K×Q) ##1 は1である。

【0083】(8)この発明におけるデータ伝送または 記録媒体に記録するためのデータ処理方法及び装置は、 バイト単位でデジタルデータの処理が行われ、1つの情 報データブロックがM行×N列の(M×N)バイトで構 成され、前記情報データブロック内は、バイト単位でデ ータが配置されるもので、行毎には第0列から第() 1)列のデータ伝送順で配置され、かつ第0行から第 (M-1) 行までデータ伝送順に一致させて配置され、 かつ最初の行は情報データブロックのID(Ide::) ification data)や制御データが配置さ れ、更に、データ伝送順に連続する第0情報プロックか ら第 (K−1) 情報ブロックによるK個の情報データブ ロックで構成される (K×M) 行×N列の行列ブロック が配置され、この行列プロックの(K×M)バイトの各 列には誤り訂正用検査ワード(K×Q)バイトが付加さ れ、N列の各列が(K×(M×1)) バイトのリードソ ロモン符号語C2として形成され、更にNバイトの各行 列毎に誤り訂正検査ワードPバイトが付加され、(ド・ (M+Q)) 行の各行が (N+P) バイトのリードソロ モン符号語C1として形成され、全体のブロックとして は、K個の情報データブロック(K×M×N)バイトを 情報部とする(K×(M+Q)×(N+P))バイトの リードソロモン誤り訂正積符号が構成される。

【0084】そして、1情報データブロック(M、N) バイトとこれに付加される平均検査ワードバイト数との 合計が、一定値(M+Q)×(N+P)バイトになるよ うに構成された誤り訂正積符号ブロックが構成され、 (K×(M+Q)×(N+P))の誤り訂正積符号ブロ ックを情報データ伝送順に第OECCブロックから第 (L-1) ECCブロックによるL個の誤り訂正積符号 ブロックを配置し、(M+Q)×(N+P)バイトの! 情報データブロックを単位にしてL組のECCブロック 間でインターリーブ処理して、L組のECCブロックが 再配置された、(L×K)×((M+Q)×(N+ P)) バイトの複合誤り訂正処理情報プロックを構成す

信号には、ECCブロック順番と、ECCブロック内の 情報データブロック順番とし組の組織番号を含ませるよ うにしている。

【0085】(9)またこの発明におけるデータ伝送または記録媒体に記録するためのデータ処理方法及び装置では、情報データブロックRをK個集合させ、行方向と列方向に誤り検出・訂正符号が付加された、誤り検出・訂正積符号ブロックが構成され、各分割情報ブロックにはID及び制御信号が付加された情報データブロックを生成して、伝送または記録媒体に記録する為のデータ処理方法に於いて、一誤り検出・訂正積符号ブロックを構成する、情報ブロックRと次Rの間に、他(L-1)組の誤り検出・訂正積符号ブロックの情報ブロックRがL個挟まれ、各誤り検出・訂正積符号ブロックの各先頭情報ブロック間は、情報ブロックSのL個分の距離を設けるように、誤り検出・訂正積符号ブロックの情報ブロックを置み込み処理してデータ順を生成する。

【0086】 (10) 項目(9) における情報ブロックは(M+Q)×(N+P)で、誤り訂正積符号ブロックは、(K×(M+Q)×(N+P)) である。

【0087】(11)この発明のデータ処理装置は、項目1乃至10のいずれかの処理方法を採用してデータ伝送又は記録媒体への記録を行う。

【0088】(12) この発明の記録媒体は、上記の項目のいずれかの処理方法を採用する記録装置でデータが記録されており、そのデータは、連続した番号等で構成されるID情報を含む情報データブロックの複数ブロックによって構成される誤り訂正情報データブロックが、複数組をインターリーブ処理で再配置データ処理され、再構成された情報データブロックのID情報の連続 30性が保たれるように処理されたデータとして記録されている。

【0089】(13)この発明に係る通信装置またはディスクへのデータ記録装置、または誤り訂正処理装置は、項目(9)に記載した方法を採用した誤り訂正情報データ処理する手段を有する。

【〇〇90】(14)この発明のデータ再生装置は、誤り訂正情報データブロックを複数組用いて、インターリーブ処理にて再配置し伝送又は記録の為の情報データブロックが形成された信号を受信し、誤りデータの検出訂正処理を行う再生システムにおいて、同期信号検出手段と、ID信号検出手段と、その検出結果に基づいて(N+P)バイトのリードソロモン符号語C1系列を基点にC1系列の順番を示すカウンタと、カウンタ出力によって、データを記憶させるメモリー領域のアドレス制御を行いリードソロモン符号語C2系列が正しく再配置された誤り訂正情報データブロックを形成し、誤り訂正処理を行う。

【0091】(15)項目(1)または(8)のデータ 50 部。

処理において、(M×N)バイトの前記情報データブロックに埋め込まれたID及び制御信号には、(K・八国+Q)×(N+P))バイトの誤り誤り訂正情報データブロックが順次記録されているか、し組の誤り訂正情報データブロックを用いてインターリーブ処理にて、再記置処理を行ったかを示すフラグを形成している。

【0092】(16)項目(14)の装置では、インターリーブ処理の有無を示すフラグを、ID検出ともに行い、データをメモリーに書き込むアドレスを制御する

【0093】(17)項目(13)における装置では、情報データを記録する記録媒体やその媒体の取り扱いがら任意にインターリーブ処理を施すか対応しないかを活定し、その結果をインターリーブ処理有無フラグとして情報データに埋め込み、誤り訂正フラグを生成付加して、情報データを記録媒体に記録・又は伝送する。

[0094]

【発明の効果】以上説明したようにこの発明によれば、 エラー訂正能力を格段と向上することができる。

【図面の簡単な説明】

0 【図1】 この発明の一実施の形態の信号の流れを示す ブロック構成図。

【図2】 (A)はこの発明に係る(M×N)バイトの情報ブロックを示す図、(B)はこの発明に係る(M・N)バイトの情報ブロックをK個集合させた時(K・(M×N))の構造を示す図、(C)は(K×(M・N))に誤り訂正コードを積待号構造で付加した訂正プロック構成を示す図。

【図3】 (A) は訂正フラグが付加された情報ブロックが同じ構成になるよう、誤り訂正コードPO(K区Q)をQバイト単位で、各情報ブロックに分配した訂正ブロックの構成を示す図、(B)は(A)の誤り訂正コードが付加された情報ブロックの構成を示す図。

【図4】 この発明の一実施の形態でデータ処理が行かれた際の情報ブロックの配置構成を示す図。

【図5】 この発明の他の実施の形態でデータ処理が行われた際の情報ブロックの配置構成を示す図。

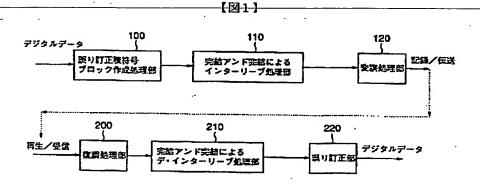
【図6】 この発明のさらに他の実施の形態でデータ処理が行われた際の情報ブロックの配置構成を示す図。

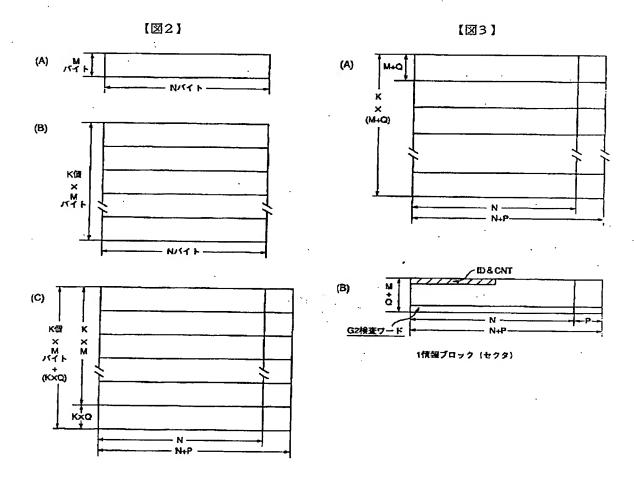
【図7】 (A)はセクタの構成をDVD規格で用いられている符号長で示した例を図、(B)は本発明に係るインターリーブ処理の有無を示すフラグ構成例を示す図、(C)はID番号の付加方法の例を示す図である。

【図8】 この発明に係るデインターリーブ処理装置の構成例を示す図。

【符号の説明】

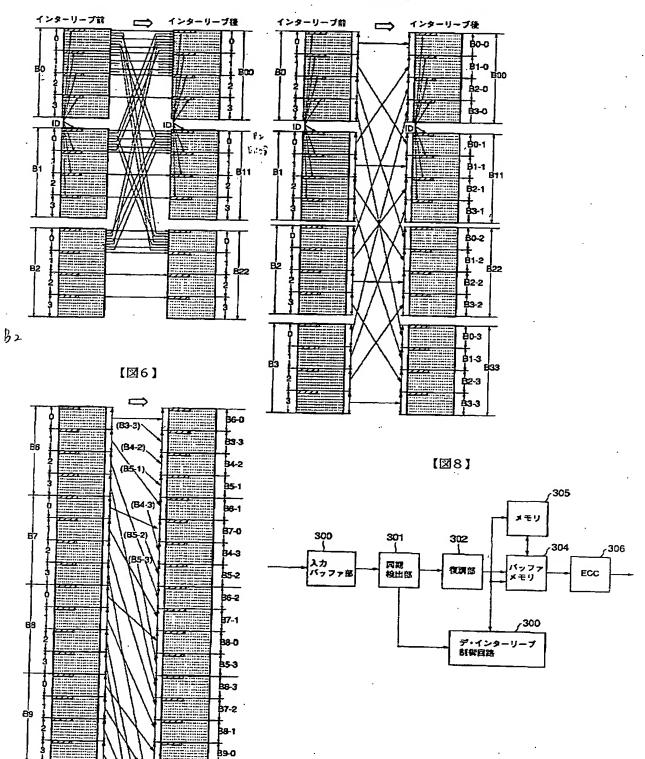
100…誤り訂正積符号ブロック作成処理部、110… 完結アンド完結によるインターリーブ処理部、120… 変調処理部、200…復調処理部、210…完結アンド 完結によるデインターリーブ処理部、220…誤り訂正 部

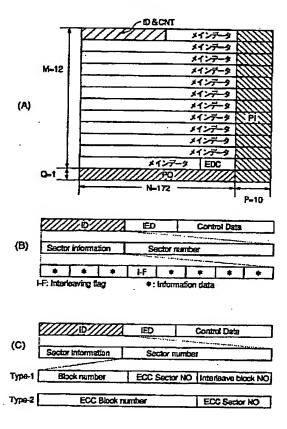




【図5】

A: 110"





フロントページの続き

(51) Int.Cl.7 G 1 1 B 20/18

識別記号 - 572

FI G11B 20/18

テーマコード(参考)

572C 572F

This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

BLACK BORDERS

IMAGE CUT OFF AT TOP, BOTTOM OR SIDES

FADED TEXT OR DRAWING

BLURRED OR ILLEGIBLE TEXT OR DRAWING

SKEWED/SLANTED IMAGES

COLOR OR BLACK AND WHITE PHOTOGRAPHS

GRAY SCALE DOCUMENTS

LINES OR MARKS ON ORIGINAL DOCUMENT

REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY

IMAGES ARE BEST AVAILABLE COPY.

OTHER:

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.